


Diginávrh, verifikace a absolvent VŠ?

 50 000 - 70 000 Kč

 Brno-město

Základní informace

Hledám kolegu do IP týmu, který nám pomůže s digitálními návrhy i verifikací. Pokud máš znalosti HDL jazyků – nebo alespoň jednoho, pak Ti stačí jen zkušenost s vývojem FPGA nebo ASIC. Když k tomu přidáš špetku dobré nálady, máš dokonalý korpus, který můžeš ozdobit v týmu kolegů, kteří Ti rádi se vším poradí.

Náplň práce

- Práce s jazyky HDL
- Digitální návrh
- Vývoj digitálních bloků IP
- Spolupráce s vývojovými týmy

Požadavky

- VŠ v oboru IT nebo Elektro
- Znalost HDL jazyků (Verilog, nebo VHDL)
- zkušenost s FPGA, ASIC nebo ASSP
- Mluvená i psaná angličtina

Nabízíme

- Firemní akce
- Relaxační zóna, firemní kultura
- Příspěvek skoro na cokoli
- 5 týdnů dovolené i sickdays

Doplňující informace

Zaujala Vás tato pracovní nabídka? Neváhejte a zašlete svůj profesní životopis ve formátu MS WORD (ideálně .docx). Pokud jste již u nás absolvoval/a pohovor, můžete kontaktovat přímo svého konzultanta.

Uchazeče, kteří postoupí do užšího kola, budeme kontaktovat obratem. Ostatní uchazeče budeme kontaktovat v případě, že pro ně nalezneme jinou vhodnou pracovní nabídku.

Jobs Contact Personal, s.r.o. se sídlem v Brně, Křenová 531/69a, IČ:17181879 (dále jen Jobs Contact) bude Vaše osobní údaje (životopis, případně další materiály) zpracovávat v souladu se Zákonem o ochraně osobních údajů 110/2019 Sb. a v souladu s Obecným nařízením o ochraně osobních údajů (EU) 2016/679, a to výhradně za účelem prezentace potenciálním zaměstnavatelům a zprostředkování zaměstnání. Jobs Contact je pracovní agentura s platným povolením Generálního ředitelství Úřadu práce ČR a osobní údaje může v souladu s účelem poskytnout třetím stranám.

Tým Jobs Contact se těší na spolupráci s Vámi!